



Universitat de Lleida

# GUÍA DOCENTE **INTEGRACIÓN DE SISTEMAS III**

Coordinación: TRESANCHEZ RIBES, MARCEL

Año académico 2022-23

## Información general de la asignatura

<b>Denominación</b>	INTEGRACIÓN DE SISTEMAS III			
<b>Código</b>	102132			
<b>Semestre de impartición</b>	2o Q(SEMESTRE) EVALUACIÓN CONTINUADA			
<b>Carácter</b>	Grado/Máster	Curso	Carácter	Modalidad
	Grado en Ingeniería Electrónica Industrial y Automática	4	OPTATIVA	Presencial
<b>Número de créditos de la asignatura (ECTS)</b>	6			
<b>Tipo de actividad, créditos y grupos</b>	<b>Tipo de actividad</b>	PRAULA	TEORIA	
	<b>Número de créditos</b>	3	3	
	<b>Número de grupos</b>	1	1	
<b>Coordinación</b>	TRESANCHEZ RIBES, MARCEL			
<b>Departamento/s</b>	INFORMATICA E INGENIERIA INDUSTRIAL			
<b>Información importante sobre tratamiento de datos</b>	Consulte <a href="#">este enlace</a> para obtener más información.			
<b>Idioma/es de impartición</b>	Comunicación oral: Según convenga (Catalán, Castellano o Inglés). Material y recursos: Inglés. Actividades a presentar: Inglés.			
<b>Distribución de créditos</b>	Parte teórica: 1 crédito Enseñanza con instrumentación: 2 créditos Prácticas del estudiante: 3 créditos			

Profesor/a (es/as)	Dirección electrónica\nprofesor/a (es/as)	Créditos impartidos por el profesorado	Horario de tutoría/lugar
TRESANCHEZ RIBES, MARCEL	marcel.tresanchez@udl.cat	6	

## Información complementaria de la asignatura

Esta asignatura forma parte del módulo optativo Integración de Sistemas del Grado en Ingeniería Electrónica Industrial y Automática de la Escuela Politécnica Superior de la Universidad de Lleida.

Se desarrolla un **Proyecto Conjunto** junto con otras asignaturas del módulo de Integración de Sistemas:

- INTEGRACIÓN DE SISTEMAS II \*
- INTEGRACIÓN DE SISTEMAS III \*

(\*) Estas dos asignaturas deben matricularse simultáneamente ya que trabajan un proyecto común. La única excepción es si alguna de ellas ya está aprobada.

Cada asignatura se centra en los aspectos que le corresponden del desarrollo del proyecto. En el caso de esta asignatura, en el diseño, la fabricación y el ensamblado de la electrónica para sistemas empotrados. El objetivo de este Proyecto Conjunto es llevar a los estudiantes a lo que sería un proyecto del mundo real de desarrollo de sistemas electrónicos empotrados y, al mismo tiempo, llevar en un contexto práctico y real aspectos estudiados en asignaturas previas.

Es **OBLIGATORIO** haber cursado o estar cursando las asignaturas previas de este módulo optativo, Integración de Sistemas I e II.

Es **OBLIGATORIO** que los estudiantes traigan los siguientes equipos de protección individual (EPI) a las prácticas docentes.

- Bata de laboratorio azul UdL unisex
- Gafas de protección
- Guantes de protección mecánica

Pueden adquirirse a través de la tienda de la UdL:

C/ Jaume II, 67 bajos  
Centro de Culturas y Cooperación Transfronteriza

<http://www.publicacions.udl.cat/>

El uso otros equipos de protección (por ejemplo, tapones auditivos, mascarillas respiratorias, guantes de riesgo químico o eléctrico, etc.) dependerá del tipo de práctica a realizar. En este caso, el personal docente responsable informará sobre la necesidad de la utilización de EPI's específicos.

No traer los EPI's descritos o no cumplir las normas de seguridad generales que se detallan debajo comporta que el estudiante no pueda acceder a los laboratorios o tenga que salir de los mismos. La no realización de las prácticas docentes por este motivo comporta las **consecuencias en la evaluación** de la asignatura que se describen en esta guía docente.

### NORMAS GENERALES DE SEGURIDAD EN LAS PRÁCTICAS DE LABORATORIO

- Mantener el lugar de realización de las prácticas limpio y ordenado. La mesa de trabajo tiene que quedar libre de mochilas, carpetas, abrigos...
- En el laboratorio no se puede ir con pantalones cortos ni faldas cortas.

- Llevar calzado cerrado y cubierto durante la realización de las prácticas.
- Llevar el pelo largo siempre recogido.
- Mantener las batas abrochadas para protegerse frente salpicaduras y derramamientos de sustancias químicas.
- No llevar pulseras, colgantes o mangas anchas que puedan ser atrapados por los equipos, montajes...
- Evitar llevar lentes de contacto, puesto que el efecto de los productos químicos es mucho más grande si se introducen entre la lente de contacto y la córnea. Se puede adquirir uno cubre-gafas de protección.
- No comer ni beber dentro del laboratorio.
- Está prohibido fumar dentro de los laboratorios.
- Lavarse las manos siempre que se tenga contacto con algún producto químico y antes de salir del laboratorio.
- Seguir las instrucciones del profesor y de los técnicos de laboratorio y consultar cualquier duda sobre seguridad.

Para mayor información se puede consultar el manual de acogida del Servicio de Prevención de Riesgos Laborales de la UdL que se encuentra en: <http://www.sprl.udl.cat/alumnos/index.html>

## Objetivos académicos de la asignatura

Conocer las ventajas de la tecnología de montaje en superficie (SMT) y sus capacidades.

Conocer los distintos dispositivos de montaje en superficie (SMD), sus principales construcciones, encapsulados y tipos de embalajes.

Adquirir conocimientos para diseñar, fabricar y montar circuitos electrónicos basados en tecnología SMT.

Dominar el diseño de placas de circuitos impresos (PCB) mediante un entorno CAD y CAM.

Aprender distintas técnicas de soldadura con procedimientos de limpieza, prueba, reflujo y reelaboración.

Experimentar con el ensamblaje prototipos de PCB dentro del rango medio de automatización.

Adquirir conocimientos para diseñar soluciones integradas con trabajo simultáneo ECAD y MCAD.

## Competencias

### Competencias de la titulación

UdL2. Dominio de una lengua extranjera.

UdL3. Dominio de las TIC.

### Competencias transversales

EPS4. Poseer habilidades de aprendizaje necesarias para emprender estudios posteriores o mejorar su formación con un cierto grado de autonomía.

EPS9. Capacidad de trabajo en equipo, tanto unidisciplinar como multidisciplinar.

### Competencias específicas

GEEIA21. Conocimiento de los fundamentos y aplicaciones de la electrónica digital y microprocesadores.

GEEIA25. Conocimiento y capacidad para el modelado y simulación de sistemas.

GEEIA27. Conocimientos de principios y aplicaciones de los sistemas robotizados.

## Contenidos fundamentales de la asignatura

1. Diseño, fabricación y ensamblaje de circuitos impresos
  - 1.1. Placas de Circuito Impreso (PCB)
  - 1.2. Introducción al SMT
  - 1.3. Diseño de PCB
  - 1.4. software EDA
  - 1.5. Flujo de trabajo E-CAD M-CAD
  - 1.6. Fabricación de PCB
  - 1.7. Ensamblaje de componentes SMD
  
2. Proyecto Conjunto: Desarrollo de un dispositivo electrónico avanzado
  - 2.1. Diseño de la electrónica digital y de potencia
  - 2.2. Diseño de la placa de circuito impreso con SMD
  - 2.3. Programación lógica con periféricos avanzados
  - 2.4. Fabricación, montaje y puesta en marcha

## Ejes metodológicos de la asignatura

La asignatura está orientada en el trabajo práctico continuo en el desarrollo de circuitos electrónicos para sistemas empotrados.

La asignatura se desarrolla en tres tipos de sesiones presenciales:

- Sesiones de teoría (aula): Conceptos teóricos preliminares durante las dos primeras semanas.
- Sesiones de formación experimental (laboratorio de electrónica): Adquirir conocimientos experimentando con ejemplos prácticos y el soporte del profesor.
- Sesiones de prácticas (laboratorio de electrónica): Realización de actividades evaluables por parte del estudiante, tanto actividades individuales como el proyecto conjunto.

En las sesiones de trabajo en grupo, se utiliza la metodología de aprendizaje basada en proyectos. Así, los alumnos llevan a la práctica las técnicas planteadas en la asignatura en el marco de un proyecto común a las dos asignaturas optativas de integración de sistemas del segundo cuatrimestre de cuarto curso.

Las herramientas utilizadas en el trabajo práctico de diseño, fabricación y montaje de placas de circuitos impresos (PCB) serán Autodesk CAD/CAM Eagle y Autodesk Fusion 360.

Se utilizarán máquinas de soldadura SMD semiautomatizadas para llevar a cabo las necesidades de fabricación y montaje de dispositivos electrónicos durante el desarrollo del proyecto conjunto.

## Plan de desarrollo de la asignatura

Semana	Metodología	Contenido	Actividades Proyecto Conjunto	Actividades individuales	HTP <sup>(3)</sup>	HTNP <sup>(3)</sup>
1, 2	Clases magistrales	Tema 1.1, 1.2			6	2
2	Clases experimentales	Tema 1.2			2	3
3	Clases experimentales	Tema 1.3	WP1		2	8
3	Prácticas laboratorio	Tema 1.3-1.4	WP1	Practical Task 1	2	3
4	Clases experimentales	Tema 1.4	WP1		2	2
4	Prácticas laboratorio	Tema 1.4	WP1		2	6
5	Clases experimentales	Tema 1.5	WP3		2	8
5	Prácticas laboratorio	Tema 1.5	WP3	Practical Task 2	2	4
6	Prácticas laboratorio	Tema 2	WP3		4	8
7, 8	Clases experimentales	Tema 1.6	WP3		6	6
8	Prácticas laboratorio	Tema 1.7	WP4		2	6
9	Dudas prácticas <sup>(1)</sup>	Tema 2			2	4
10	Prácticas laboratorio	Tema 2	WP4		4	4
11	Prácticas laboratorio	Tema 2	WP4		4	4
12, 13	Prácticas laboratorio	Todo	WP6		8	14
14	Prácticas laboratorio	Todo	WP7		4	8
15	Presentación del proyecto	Todo	Todo		4	0
16, 17	Dudas prácticas <sup>(1)</sup>	Todo			2	0
18	Tutorías	Todo			0	0
19	Prueba de recuperación: Avaluación	Todo			0	0
				TOTAL	60	90

<sup>(1)</sup> Semanas de exámenes. Como no hay pruebas escritas se dedican a clases de dudas de prácticas.

<sup>(2)</sup> HTP = Horas de Trabajo Presencial

<sup>(3)</sup> HTNP = Horas de Trabajo No Presencial

## Sistema de evaluación

La evaluación de la asignatura se realizará de forma continuada y se basará en la evaluación ponderada de los informes de las actividades llevadas a cabo durante el curso.

Las actividades evaluativas las conforman dos actividades prácticas individuales (20%) y un proyecto conjunto (80%) distribuido en siete paquetes de trabajo (WPx). Cada paquete de trabajo tiene un peso específico en la evaluación de cada una de las asignaturas involucradas, Integración de Sistemas II (SI2) e Integración de Sistemas III (SI3).

Los paquetes de trabajo del Proyecto Conjunto (**JP**) a realizar son los siguientes:

Project Work Packages (WPx)	SI2 Rate	SI3 Rate	Minimum mark	Group activity	Mandatory
WP1: Device proposal.	15%	15%	NO	2 to 3	YES
WP2: Proof of concept.	40%	0%	5	2 to 3	YES
WP3: Electronics design of the initial prototype.	0%	35%	5	2 to 3	YES
WP4: Manufacture and assembly of the prototype.	0%	15%	NO	2 to 3	YES
WP5: Initial prototype firmware.	20%	0%	NO	2 to 3	YES
WP6: Device test and refinements.	5%	15%	NO	2 to 3	YES
WP7: Product presentation and demonstration.	20%	20%	5	2 to 3	YES

Las actividades prácticas individuales (**PT**) a realizar son las siguientes:

Practical Tasks (PTx)	SI2 Rate	SI3 Rate	Minimum mark	Group activity	Mandatory
PT1: Design electronic parts with 3D model.	0%	50%	5	NO	YES
PT2: PCB Power bank design.	0%	50%	5	NO	YES

La calificación del curso (**NC**) será calculada de la siguiente manera:

$$NC = JP*0.8 + PT*0.2$$

En caso de que la evaluación continua sea inferior a 5.0, habrá la opción de realizar un examen de recuperación (**NR**). En este caso, la nota final (**NF**) será:

$$NF = NR*0.8 + NC*0.2$$

## Bibliografía y recursos de información

- Ray P. Prasad (1997) **Surface Mount Technology: Principles and Practice**. Springer. ISBN: 978-1-4615-4084-7.
- Carmen Capillo (1989) **Surface Mount Technology: Materials, Processes and Equipment**. McGraw-Hill. ISBN-13: 978-0070097810.
- William Ho (2010) **Optimal Production Planning for PCB Assembly**. Springer Series in Advanced Manufacturing. ISBN: 978-1-84628-500-4.
- Simon Monk (2014) **Make Your Own PCBs with EAGLE: from Schematic Designs to Finished Boards**. McGraw-Hill. ISBN-13: 9780071819251.
- Bruce Archambeault (2002) **PCB Design for Real-world EMI Control**. Springer. ISBN: 978-1-4757-3640-3.
- PCB Design & Schematic Autodesk EAGLE Software  
<http://www.autodesk.com/products/eagle>
- STM32 MCU evaluation tools from STMicroelectronics  
<https://www.st.com/en/evaluation-tools/mcu-mpu-eval-tools.html>